Номер записи в базе результатов: 2931

ФИО (Логин): Петров

Группа: Пробная

Тема: Микросхемотехника

Дата тестирования: 22.12.2010 время 11:37:12

Результат: верных 6 из 30, не отвечено 0

Набранное количество баллов 6 из 30

Ваша оценка: 2 по 5 бальной системе

Эффективность: 20%

Затраченное время: 0 мин. из 40 мин.

Подтема: Микросхемотехника (150вопросов)

1. Определите, условное обозначение какого вывода цифровой схемы показано на рисунке.



A) инверсный статический выход

B) инверсный статический вход

C) инверсный динамический вход

D) прямой статический выход

E) прямой динамический вход

Верный ответ: A; Ответ пользователя: D; Ответ неверный

----------

Подтема: Микросхемотехника (150вопросов)

2. Укажите, в каком порядке выполняются логические операции в сложном выражении...

A) Конъюнкция - дизъюнкция - инверсия

B) Дизъюнкция - конъюнкция - инверсия

C) инверсия - конъюнкция - дизъюнкция

D) Конъюнкция - инверсия - дизъюнкция

E) В любом порядке

Верный ответ: C; Ответ пользователя: D; Ответ неверный

----------

Подтема: Микросхемотехника (150вопросов)

3. Триггером задержки называют ...

A) триггер JK-

B) триггер RS-

C) триггер D-

D) триггер T-

E) никакой из перечисленных триггеров

Верный ответ: C; Ответ пользователя: D; Ответ неверный

----------

Подтема: Микросхемотехника (150вопросов)

4. На рисунке показана схема …

A) неинвертирующего ОУ

B) инвертирующего ОУ

C) дифференциального усилителя

D) компаратора

E) сумматора на ОУ

Верный ответ: A; Ответ пользователя: B; Ответ неверный

----------

Подтема: Микросхемотехника (150вопросов)

5. Устройство, обладающие памятью и способное сдвигать введённую в него информацию как влево, так и вправо …

A) счётчик

B) триггер

C) регистр сдвига

D) аналого-цифровой преобразователь

E) компаратор

Верный ответ: C; Ответ пользователя: A; Ответ неверный

----------

Подтема: Микросхемотехника (150вопросов)

6. Устройство, предназначенное для выполнения различных операций с входными сигналами, при работе с глубокой отрицательной связью ...

A) операционный усилитель

B) регистр

C) арифметико-логическое устройство

D) процессор

E) шифратор

Верный ответ: A; Ответ пользователя: A; Ответ правильный

----------

Подтема: Микросхемотехника (150вопросов)

7. В схеме ЦАП в качестве суммирующего усилителя используется…

A) резонансный усилитель

B) низкочастотный усилитель

C) высокочастотный усилитель

D) операционный усилитель

E) импульсный усилитель

Верный ответ: D; Ответ пользователя: E; Ответ неверный

----------

Подтема: Микросхемотехника (150вопросов)

8. Назовите суммарное количество входов и выходов у асинхронного

RS-триггера.

A) шесть

B) два

C) три

D) четыре

E) пять

Верный ответ: D; Ответ пользователя: C; Ответ неверный

----------

Подтема: Микросхемотехника (150вопросов)

9. Условное обозначение вывода цифровой схемы, показанного на рисунке, соответствует ...



A) инверсному статическому выходу

B) инверсному статическому входу

C) инверсному динамическому входу

D) прямому статическому входу

E) прямому динамическому входу

Верный ответ: D; Ответ пользователя: D; Ответ правильный

----------

Подтема: Микросхемотехника (150вопросов)

10. Логическая схема «И» выполняет операцию ...

A) логическое вычитание

B) конъюнкцию

C) дизъюнкцию

D) логическое отрицание

E) логическое умножение

Верный ответ: B; Ответ пользователя: E; Ответ неверный

----------

Подтема: Микросхемотехника (150вопросов)

11. Буквосочетание «WR/RD» на условном графическом обозначении ИС ЗУ обозначает ...

A) выход микросхемы с тремя состояниями

B) выход микросхемы с открытым коллектором

C) выход микросхемы с открытым эмиттером

D) вход «запись данных»

E) вход «запись-считывание»

Верный ответ: E; Ответ пользователя: A; Ответ неверный

----------

Подтема: Микросхемотехника (150вопросов)

12. Для хранения программы, исходных данных задачи, промежуточных и конечных результатов решения задачи выполняет…

A) арифметико-логическое устройство

B) оперативная память

C) устройство управления

D) внешняя память

E) дисплей

Верный ответ: B; Ответ пользователя: C; Ответ неверный

----------

Подтема: Микросхемотехника (150вопросов)

13. Операция логического сложения иначе называется ...

A) инверсией

B) дизъюкцией

C) фазированием

D) конъюкцией

E) исключением

Верный ответ: B; Ответ пользователя: B; Ответ правильный

----------

Подтема: Микросхемотехника (150вопросов)

14. Укажите схему включения ОУ, представленную на рисунке …

A) суммирующий усилитель

B) неинвертирующий повторитель

C) инвертирующий повторитель

D) дифференциальный усилитель

E) аналоговый компаратор

Верный ответ: A; Ответ пользователя: D; Ответ неверный

----------

Подтема: Микросхемотехника (150вопросов)

15. Комплекс, использующийся для обозначения комплекта средств, обеспечивающих переход из одного режима обработки данных к другому…

A) интерфейс

B) интерфакс

C) интернет

D) интеркод

E) интерленд

Верный ответ: A; Ответ пользователя: A; Ответ правильный

----------

Подтема: Микросхемотехника (150вопросов)

16. Триггер, подача импульса на вход которого, приводит к смене его состояния - это …

A) триггер D-

B) триггер JK-

C) триггер RS-

D) триггер T-

E) триггер RSТ-

Верный ответ: D; Ответ пользователя: B; Ответ неверный

----------

Подтема: Микросхемотехника (150вопросов)

17. На рисунке показано обозначение ИС, содержащую логические элементы ...

A) два логических элемента «2ИЛИ»

B) два логических элемента «Исключающее ИЛИ»

C) два логических элемента «2ИЛИ-НЕ»

D) два логических элемента «И-HE»

E) два логических элемента «2И»

Верный ответ: E; Ответ пользователя: B; Ответ неверный

----------

Подтема: Микросхемотехника (150вопросов)

18. Логические ИМС, выполненные на базе транзисторов Шоттки, называются…

A) схемами ТТЛ

B) схемами ЭСЛ

C) схемами ТТЛШ

D) схемами МОП

E) схемами РТЛ

Верный ответ: C; Ответ пользователя: A; Ответ неверный

----------

Подтема: Микросхемотехника (150вопросов)

19. Назовите способ, которым можно задать логическую функцию.

A) аналитический

B) табличный

C) формула

D) формула и таблица истинности

E) временнáя диаграмма

Верный ответ: D; Ответ пользователя: C; Ответ неверный

----------

Подтема: Микросхемотехника (150вопросов)

20. Условное обозначение микросхемы ЗУ, показанное на рисунке, соответствует ...

A) микросхеме РПЗУ на 2048 слов х 8 разрядов

B) микросхеме статического ОЗУ с 1 024 слова х 1 разряд

C) микросхеме РПЗУ на 1024 слова х 8 разрядов

D) микросхеме статического ОЗУ 256 слов х 1 разряд

E) микросхеме РПЗУ на 1024 слов х 16 разрядов

Верный ответ: B; Ответ пользователя: E; Ответ неверный

----------

Подтема: Микросхемотехника (150вопросов)

21. Назовите тип триггера, логическая структура которого показана на рисунке.

A) синхронный D-триггер со статическим управлением

B) асинхронный D-триггер со статическим управлением

C) синхронный D-триггер с динамическим управлением

D) асинхронный D-триггер с динамическим управлением

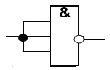
E) несимметричный D-триггер

Верный ответ: A; Ответ пользователя: D; Ответ неверный

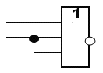
----------

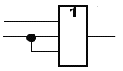
Подтема: Микросхемотехника (150вопросов)

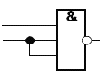
22. Укажите вариант обозначения логического элемента, соответствующий «стрелке Пирса»?

A) 

B) 

C) 

D) 

E) 

Верный ответ: C; Ответ пользователя: A; Ответ неверный

----------

Подтема: Микросхемотехника (150вопросов)

23. Центральный процессорный элемент (или ЦПУ) - это…

A) совокупность УВВ и памяти

B) совокупность УВВ, памяти и АЛУ

C) совокупность АЛУ и УУ

D) интерфейс УВВ

E) совокупность УВВ, АЛУ, УУ и памяти

Верный ответ: C; Ответ пользователя: C; Ответ правильный

----------

Подтема: Микросхемотехника (150вопросов)

24. Штрих Шеффера определяет выражение для ...

A) логической функции «НЕ»

B) логической функции «ИЛИ»

C) логической функции «И»

D) логической функции «2ИЛИ - НЕ»

E) логической функции «И - НЕ»

Верный ответ: E; Ответ пользователя: B; Ответ неверный

----------

Подтема: Микросхемотехника (150вопросов)

25. Десятичное число 1287 эквивалентно шестнадцатеричному числу…

A) 407

B) 507

C) 607

D) 707

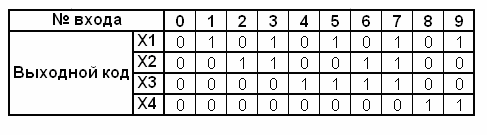
E) 807

Верный ответ: B; Ответ пользователя: E; Ответ неверный

----------

Подтема: Микросхемотехника (150вопросов)

26. Приведенная таблица истинности описывает работу цифрового устройства, называемого ...



A) регистр

B) мультиплексор

C) шифратор

D) дешифратор

E) сумматор

Верный ответ: C; Ответ пользователя: E; Ответ неверный

----------

Подтема: Микросхемотехника (150вопросов)

27. На рисунке показана схема включения ОУ в режиме …

A) суммирующего включения ОУ

B) неинвертирующего повторителя ОУ

C) инвертирующего повторителя на ОУ

D) дифференциального усилителя

E) вычитающего включения ОУ

Верный ответ: C; Ответ пользователя: B; Ответ неверный

----------

Подтема: Микросхемотехника (150вопросов)

28. Укажите цифровое устройства, условное обозначение которого показано на рисунке.

A) дешифратор-демультиплексор 4 - 16

B) двухразрядный (двоичный) полный сумматор

C) двоичный дешифратор на восемь направлений

D) масочное ПЗУ

E) четырёхразрядный двоичный реверсивный счётчик

Верный ответ: D; Ответ пользователя: D; Ответ правильный

----------

Подтема: Микросхемотехника (150вопросов)

29. По принципу построения триггеры со статическим управлением разделяются на…

A) одноступенчатые и двухступенчатые

B) асинхронные и синхронные

C) одноступенчатые и синхронные

D) двухступенчатые и синхронные

E) асинхронные и двухступенчатые

Верный ответ: A; Ответ пользователя: C; Ответ неверный

----------

Подтема: Микросхемотехника (150вопросов)

30. Укажите таблицу с правильной записью состояний JK-триггера.

A)

B)

C)

D)

E)

Верный ответ: C; Ответ пользователя: E; Ответ неверный

----------